

COLOR IMAGE PROCESSING APPARATUS

Publication number: JP2002316444

Publication date: 2002-10-29

Inventor: FUKUI JUN; SATO TOKUO; GOTO JUNICHI; KONDO MICHIO; IMAMURA KENJI; YOSHINO YUJI; KAWAHARA TAKUMI

Applicant: FUJI XEROX CO LTD

Classification:

- **international:** B41J5/30; B41J2/525; H04N1/41; H04N1/46; H04N1/60; B41J5/30; B41J2/525; H04N1/41; H04N1/46; H04N1/60; (IPC1-7): B41J5/30; B41J2/525; H04N1/41; H04N1/46; H04N1/60

- **European:**

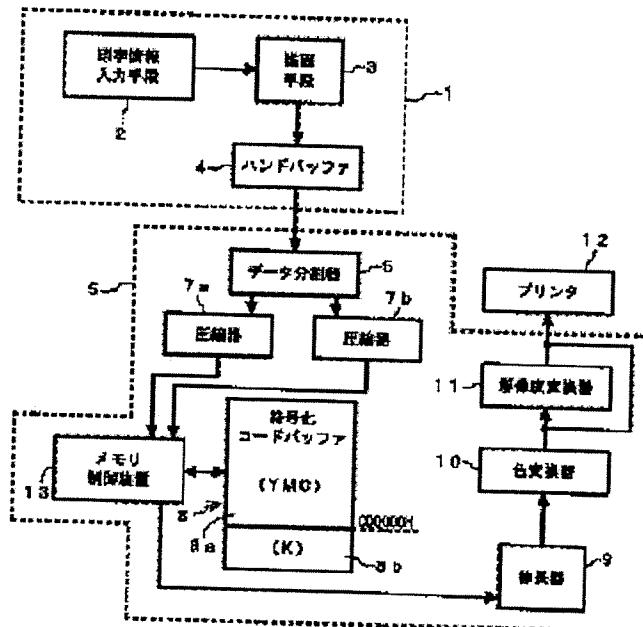
Application number: JP20020019013 20020128

Priority number(s): JP20020019013 20020128

[Report a data error here](#)

Abstract of JP2002316444

PROBLEM TO BE SOLVED: To expand compressed color image data even by a low-speed expander and supply it to a high-speed printer. **SOLUTION:** Color image data is divided by each color component by a data divider 6. After each of the divided color image data is compressed by a compressor 7a or 7b, the data is stored separately to regions 8a and 8b of a coded code buffer 8. At this time, the regions 8a and 8b of the coded code buffer 8 are divided by a ratio corresponding to the number of color components included in each block of the divided color image data. In other words, when the data is divided to YMC and K, the buffer 8 is divided by the ratio of 3:1. Moreover, each divided region is treated as a ring buffer.



Data supplied from the **esp@cenet** database - Worldwide

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2002-316444

(P2002-316444A)

(43)公開日 平成14年10月29日 (2002.10.29)

(51)Int.Cl. ⁷	識別記号	F I	デ-ヤコト [*] (参考)
B 41 J 5/30		B 41 J 5/30	C 2 C 0 8 7
	2/525	H 04 N 1/41	C 2 C 2 6 2
H 04 N 1/41		B 41 J 3/00	B 5 C 0 7 7
	1/46	H 04 N 1/40	D 5 C 0 7 8
	1/60		Z 5 C 0 7 9

審査請求 有 請求項の数 1 O L (全 6 頁)

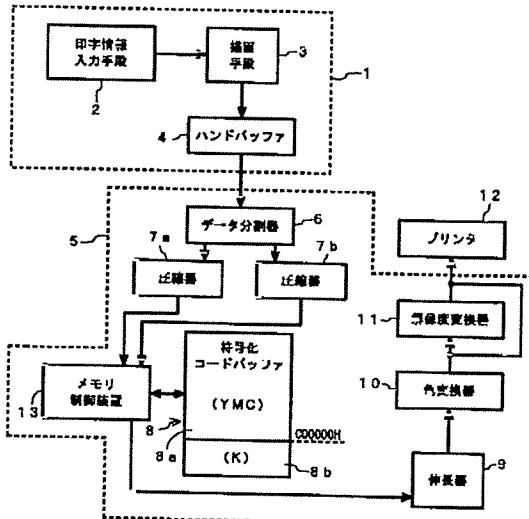
(21)出願番号	特願2002-19013(P2002-19013)	(71)出願人	000005496 富士ゼロックス株式会社 東京都港区赤坂二丁目17番22号
(62)分割の表示	特願平8-356450の分割	(72)発明者	福井 純 埼玉県岩槻市本町3丁目1番1号 WAT SUビル西館4階 富士ゼロックス株式会社内
(22)出願日	平成8年12月26日(1996.12.26)	(72)発明者	佐藤 徳男 埼玉県岩槻市本町3丁目1番1号 WAT SUビル西館4階 富士ゼロックス株式会社内
		(74)代理人	100084870 弁理士 田中 香樹 (外1名)
			最終頁に続く

(54)【発明の名称】 カラー画像処理装置

(57)【要約】

【課題】 遅い速度の伸長手段によっても圧縮カラー画像データを伸長して高速プリンタに供給できるようにする。

【解決手段】 カラー画像データをデータ分割器6で色成分毎に分割する。分割されたそれぞれのカラー画像データを圧縮器7aまたは7bで圧縮した後、符号化コードバッファ8の領域8a, 8bに分けて蓄積する。このとき、符号化コードバッファ8の領域8a, 8bは分割されたカラー画像データのブロックにそれぞれ含まれる色成分の数に対応する比率で分割される。つまりYMCとKにデータを分割したときは、バッファ8は3:1の比率で分割する。さらに、分割された各領域はリングバッファとして取り扱う。



【特許請求の範囲】

【請求項1】 カラープリンタに接続されるカラー画像処理装置において、
カラー画像データを色成分毎に分割する分割手段と、
前記分割手段により分割された色成分毎のカラー画像データを圧縮する圧縮手段と、
前記圧縮手段により圧縮されたデータを蓄積する符号化コードバッファと、
前記符号化コードバッファに蓄積されたデータを伸長する伸長手段とを具備したことを特徴とするカラー画像処理装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、カラー画像処理装置に関し、特に、圧縮されたデータを蓄積し、出力装置の要求に応じて前記蓄積したデータをカラープリンタに高速で供給するのに好適なカラー画像処理装置に関する。

【0002】

【従来の技術】バッファメモリ（以下、単に「バッファ」という）に蓄積したデータを必要に応じて出力装置に供給する情報処理装置が知られている。例えば、電子写真方式によるカラープリンタでは、カラー画像のビットマップデータ作成手段よりも印字速度の方が速いことから、ビットマップデータ作成手段で作成されたデータを一時的にバッファに蓄積し、1ページ分のデータが蓄積された時点で、プリンタに転送を開始するという方法が取られる。前記カラービットマップデータは非常に大量となるので、バッファに蓄積する場合は圧縮データとすることが多い。

【0003】カラー印刷では、ビットマップを作成する際に画像データを複数の色成分に分解する場合がある。一般的にはカラー印刷の原色であるC（シアン）、M（マゼンタ）、Y（イエロー）、K（黒）に分解する。特開平6-292023号公報には、各色成分のデータを1ページ分ずつ蓄積するメモリを有するカラー画像処理装置が記載されている。すべての色成分をインターリーフォーマットで圧縮して蓄積すると、伸長手段による伸長速度がプリンタの印字速度に追いつかない場合がある。

【0004】また、バッファには複数枚のビットマップイメージが蓄えられ、ビットマップ作成手段からバッファへの書き込みと、バッファからカラー印刷装置への転送とを非同期に行える。このような場合、バッファをリングバッファとして管理すると扱いやすい。例えば、特開平6-155819号公報には、複数のセグメントに分割した1ページ分の画像データ（バンド）を蓄積するバッファをリングバッファにして、前記セグメント毎に受信および転送を繰り返すように構成された画像処理装置が記載されている。

【0005】

【発明が解決しようとする課題】上記従来の画像処理装置では、次のような問題点があった。上述のように、カラービットマップデータは非常に大量なので、1ページ分のデータを複数に分割し、セグメントまたはバンドと呼ばれる短冊状の複数領域毎にデータを作るビットマップ作成装置が一般的である。前記バンドをレーザープリンタ等の暴走型のプリンタに出力する場合、1ページ分のバンドを連続的に出力しなければならない。したがって、汎用の圧縮伸長装置を用いてデータを圧縮する場合、1ページ分のデータが連続するようにバンドをメモリ領域に置く必要がある。ところが、圧縮後のデータサイズは実際に圧縮してみなければわからないことから、ビットマップ作成手段を1回呼び出すだけでは1ページ分のすべての色成分の圧縮データを連続してバッファに置くことができない。

【0006】1ページ分のすべての色成分の圧縮データを連続してバッファに置くため、次のような2つの手段が考えられる。1つは、ある色成分に関してのみ、1ページ分のビットマップデータを作成し、圧縮してバッファに書き込む。その次に、他の色成分について、また同じページのビットマップデータを作成する。これを色成分の種類と同じ数だけ繰り返すという方法である。この方法では、必要な色成分の数だけ同じページに対してビットマップ作成手段を繰り返し呼び出す必要があるため、処理に長時間を要するという問題点がある。

【0007】他の1つは、使用するバッファの領域を色成分ごとにあらかじめ分割し、1つのバンドに対してすべての色成分を含むビットマップを作成し、バッファに書き込む際に各色成分に振り分ける方法である。この方法はビットマップ作成手段の呼び出しは1回ですが、各色成分毎にバッファを分割使用するため、バッファの使用効率が悪くなる。また、領域毎の境界を意識した特別の読み書き処理を行う必要があるので、処理が複雑になってしまうという問題点がある。

【0008】このように、画像データを各色成分に分解するときに、バンディングとデータの圧縮とを併用しようとすると、ビットマップ作成手段を繰り返し使用するか、バッファの使用効率を犠牲にした手法によるしかなかった。

【0009】本発明は、上記の問題点を解消し、色成分の分解を行なったカラー画像データを、高速のカラープリンタに供給することができるカラー画像処理装置を提供することを目的とする。

【0010】

【課題を解決するための手段】上記の課題を解決し、目的を達成するための本発明は、カラープリンタに接続されるカラー画像処理装置において、カラー画像データを色成分毎に分割する分割手段と、前記分割手段により分割された色成分毎のカラー画像データを圧縮する圧縮手

段と、前記圧縮手段により圧縮されたデータを蓄積する符号化コードバッファと、前記符号化コードバッファに蓄積されたデータを伸長する伸長手段とを備した点に特徴がある。

【0011】上記特徴によれば、カラー画像データは色成分毎に分割され、圧縮されて符号化コードバッファに蓄積される。したがって、各符号化コードバッファに蓄積されるカラー画像データのデータ量は低減される。その結果、蓄積されたカラー画像データを伸長して出力する際、伸長手段として比較的遅い速度のものを使用しても、高速のプリンタに対応することができる。

【0012】

【発明の実施の形態】以下に、図面を参照して本発明を詳細に説明する。図1は本発明の一実施形態に係る情報処理装置の構成を示すブロック図である。この実施形態ではビットマップ作成手段により作成されたK YMCのカラービットマップデータをYMC成分とK成分の2つの色成分のデータに分割し、それぞれを圧縮・蓄積・伸長・出力する場合を示している。図1において、ホストコンピュータ1は印字情報入力手段2、描画手段3およびバンドバッファ4を有する。描画手段3は、例えばワープロ機能からなる印字情報入力手段2から入力されたページ記述言語を色成分に変換したり、1ページの情報を小単位のバンドにバンディングをしたりして、バンドバッファ4にビットマップデータとして展開する。

【0013】処理ボード5は、データ分割器6、圧縮器7a、7b、符号化コードバッファ8、伸長器9、色合わせ器10、および解像度変換器11を有する。処理ボード5にはプリンタ12が接続され、該処理ボード5はプリンタ12の出力形態に合わせたデータ処理を行う。プリンタ12はカラーレーザプリンタであり、その入力として面順次のK YMCのデータを処理ボード5から受け取る。符号化コードバッファ8は16MBの容量を有するDRAMで構成できるが、容量の増減が容易なように、例えば複数のDRAMを含むS I M M等の汎用増設モジュールを使用するのがよい。該符号化コードバッファ8は予定の比率で分割されてなる2つの領域8aと8bとを有する。この例では、画像データをYMC成分のデータとK成分のデータとに分割して、これらをそれぞれ別個に蓄積するようにしたので、領域8aと8bとの比率は3:1に設定した。すなわち、符号化コードバッファ8には画像データの分割数に対応した複数の領域を設定する。なお、各領域8a、8bには複数ページ分のデータを蓄積できる。符号化コードバッファ8に対するデータの書き込みおよび読み出しがメモリ制御装置13により制御される。

【0014】前記バンドバッファ4に展開されているK YMCのデータは、バンド単位でデータ分割器6に入力されてYMCおよびKのみの色成分に分割される。データ分割器6は、例えば入力バッファとそれに続く2段の

同期レジスタから構成できる。すなわち、該入力バッファに入力されたK YMCからなる4バイトのデータからYMCまたはKのみの色成分を選択的に抽出して順次後続のレジスタに転送する動作を分割数に応じた回数つまり2回繰り返することでデータ分割を実現できる。データ分割器6で分割されたYMC成分のデータは圧縮器7aで、K成分のデータは圧縮器7bでそれぞれ圧縮されて符号化コードバッファ8の領域8a、8bに蓄積される。

【0015】伸長器9は符号化コードバッファ8から読み出されたデータを色変換器10に入力する。色変換器10はYMCの点順次データを入力として受け取り、パラメータを変更することによってY、M、Cのいずれかの面順次データを出力する。K YMCのデータを分割せず同時に圧縮し、伸長した後にYMCデータを切り出すという方法では、入手容易な汎用の伸長手段の伸長速度が低いため高速のプリンタには対応できない。そのため、本実施形態では符号化コードバッファ8に書き込む際にあらかじめデータを分割し、総データ量を減らし、見かけ上の伸長速度を上げるようにしている。色変換器10から出力された面順次形式のデータは必要に応じて解像度変換器11で解像度を変換した後、プリンタ12に入力される。

【0016】続いて、前記メモリ制御装置13について説明する。図2において、メモリ制御装置13は、DMA転送機能を有している。該メモリ制御装置13にはメモリのアドレスを設定するアドレスレジスタ131、転送サイズを設定するサイズレジスタ132、および転送カウンタ133を有している。また、転送開始を指定するレジスタ134および転送終了を通知する手段、例えば転送カウンタ133のカウントアップを表示するキャリー端子を有している。

【0017】メモリ制御装置13は、前記符号化コードバッファ8に接続されている。該符号化コードバッファ8としてS I M Mを使用しているため、実装するメモリ量は容易に変化できる。例えば、16MB、32MB、64MB、128MBのメモリ実装が可能である。メモリ制御装置13はデータ入出力バスD Bにも接続されていて、圧縮器7a、7bから符号化コードバッファ8へのデータの書き込み、および符号化コードバッファ8から伸長器9へのデータの読み出しがメモリ制御装置13を介して行われる。

【0018】符号化コードバッファ8は上述のように複数の領域に分割されており、その分割の方式は全メモリ量に対する比率で行われている。上述のように3:1の比率で分割した場合には、16MBのメモリ実装量では、12MBと4MBに分割される。同様に、32MBの実装量では24MBと8MB、64MBでは48MBと16MB、128MBでは96MBと32MBとなる。すなわち、実装されるメモリ量に比例して、各々の

領域8a, 8bは前記比率が固定のまま領域の大きさが変化する。

【0019】16MBの容量を3:1で分割した場合を例に取ると、実装されたメモリアドレスのC00000Hを境に下位領域が領域8a、上位領域が領域8bである。メモリ制御装置13を通じてDMA転送を行った場合、C00000Hより下位のアドレスから転送を開始した場合、転送の途中でアドレスがC00000Hに一致したときは、アドレス「0」に戻り、そこから転送が続けられる。また、C00000Hより上位のアドレスから転送を開始した場合は、転送の途中でアドレスが最上位である1000000Hに達したときにC00000H番地に戻り、そこから転送が続けられる。このように、符号化コードバッファ8の各領域8a, 8bは、それぞれがリングバッファとして構成されている。

【0020】このように構成されたメモリ制御装置13によるデータの書き込みおよび読み出しに関してさらに詳述する。図1において、メモリ制御装置13は圧縮器7aからYMC成分のデータを取り出したときには、前記アドレスレジスタ131により転送開始アドレスを符号化コードバッファ8の領域8aに設定（ポインタの初期値は該領域8aの最下位アドレス）してデータ転送を開始する。DMAの転送アドレスがC00000H番地に一致したことは、アドレスレジスタ131の上位2ビットが「11」になったことで判定される。アドレスレジスタは131はこの条件が成り立ったときにその内容が0となる。これにより、YMC成分のデータについて書き込みおよび読み出しをするときのアドレス指定はC00000H番地を超えることなく、0番地に折り返される。

【0021】また、圧縮器7bからK成分のデータを取り出したときにはアドレスレジスタ131により転送開始アドレスを領域8bに設定（ポインタの初期値は該領域8bの最下位アドレス）してデータ転送を開始する。この場合はアドレスレジスタ131の上位2ビットが「00」となったことで領域8bの最終アドレスに達したと判定し、この条件が成り立つとアドレスレジスタはC00000Hつまり領域8bの先頭アドレスを指示する値になる。これにより、転送開始アドレスはC0000H番地に折り返される。

【0022】こうして、アドレスレジスタ131の有効アドレスの上位2ビットを見て、領域の終端を判別し、この位置から当該領域の先頭に折り返すリングバッファを構成している。本実施形態では、メモリ領域を比率で分割しているので、実装メモリ量を変更したときでも、折り返し点、つまり領域の境界を判定するためのアドレスを変更するだけでよい。したがって、あらゆる実装メモリ量の変更に対応することができる。

【0023】次に、本実施形態の変形例を説明する。上記符号化コードバッファ8の分割比率は変更できる。こ

こでは、符号化コードバッファ8を4つの領域に均等に分割した場合を示す。図3は符号化コードバッファ8の分割の変形例を示す図である。この変形例でもKYMCの色空間を有するカラープリンタにデータを出力するという場合を想定する。前に示した例では、色変換器10で色合わせをするために、該色変換器10に至るまではCMYの色成分をまとめて扱っていたが、ここでは、色合わせを省略した例を示す。必ずしも高品位の画像が要求される場合ばかりではないので、そのような場合には前記データ分割器6でYMC成分をそれぞれC, M, Yに分割してさらにデータ量を減らし、伸長器9での処理時間を短縮する点に重点をおくのがよい。

【0024】この場合には、16MBの領域をそれぞれ4MBごとの領域に分割するように、メモリ制御装置13を構成する。図3に示すように、0番地から3FFFH番地までが第1領域Ak、400000H番地から7FFFFFH番地までが第2領域Ay、800000H番地からBF0FFFH番地までが第3領域Am、C00000H番地からFF0FFFH番地までが第4領域Acである。各領域Ak, Ay, Am, AcにはそれぞれK, Y, M, C, の色成分毎のデータが蓄積される。

【0025】この場合も、先の実施形態と同様、有効アドレスの上位2ビットを見ることで領域の境界を判定する。第1領域Akでは上位2ビットが「01」となったときに0番地に、第2領域Ayでは10となったときに400000H番地に、第3領域Amでは「11」となったときに800000H番地に、第4領域Acでは「00」となったときにC00000H番地に、前記アドレスレジスタ131の内容が変化する。

【0026】このように構成することにより、従来の構成では、4回同じページに対してビットマップ作成手段を起動しなければできなかったCMYKの各々の色成分ごとのデータを、バンディングと圧縮を併用しながら、リングバッファとして扱うということが、1回のビットマップ作成手段の起動でできるようになる。また、転送アドレスレジスタの有効アドレスの上位のいくつかのビットを判定し、これらのビットが条件に合致したときにアドレスレジスタの内容を変えるという方法で、複数のメモリ実装量に対して、同じ比率で分割し、リングバッファを構成できる。

【0027】

【発明の効果】以上の説明から明らかなように、請求項1の発明によれば、カラー画像データを色成分毎に分割して符号化コードバッファに蓄積するので、蓄積された画像データ量を色成分毎に伸長する場合、見かけ上の伸長速度が上げられる。したがって、速度の遅い伸長手段を使用して高速のカラープリンタに対してカラー画像データを供給することができる。

【図面の簡単な説明】

【図1】 本発明の一実施形態に係るカラー画像処理装置の構成を示すブロック図である。

【図2】 本発明の一実施形態に係るカラー画像処理装置に含まれるメモリ制御装置の構成を示すブロック図である。

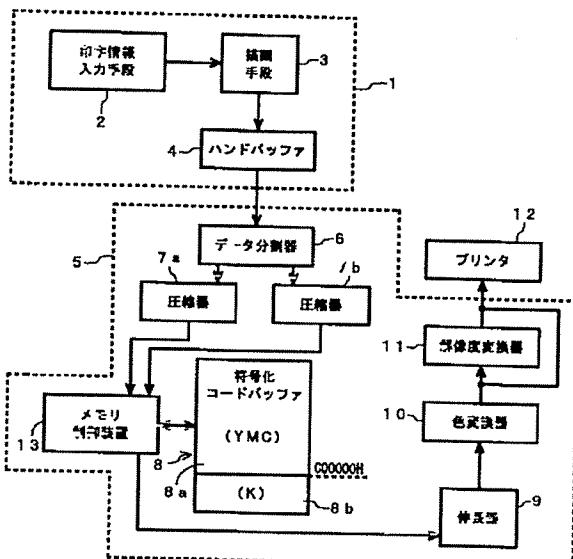
【図3】 本発明の第2の実施形態に係る符号化コード

バッファの領域の分割例を示す模式図である。

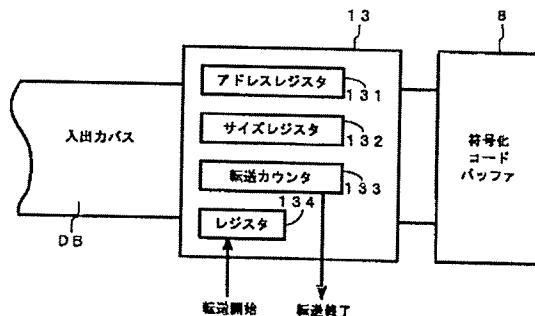
【符号の説明】

2…印字情報入力手段、 6…データ分割器、 7 a, 7 b…圧縮器、 8…符号化コードバッファ、 9…伸長器、 10…色変換器、 12…プリンタ、 13…メモリ制御装置

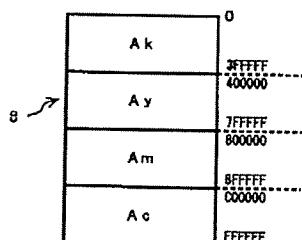
【図1】



【図2】



【図3】



フロントページの続き

(72)発明者 後藤 淳一

埼玉県岩槻市本町3丁目1番1号 WAT
S Uビル西館4階 富士ゼロックス株式会
社内

(72)発明者 近藤 道雄

埼玉県岩槻市本町3丁目1番1号 WAT
S Uビル西館4階 富士ゼロックス株式会
社内

(72)発明者 今村 健二

埼玉県岩槻市本町3丁目1番1号 WAT
S Uビル西館4階 富士ゼロックス株式会
社内

(72)発明者 吉野 勇司

埼玉県岩槻市本町3丁目1番1号 WAT
S Uビル西館4階 富士ゼロックス株式会
社内

(6) 002-316444 (P2002-316444A)

(72)発明者 川原 巧

埼玉県岩槻市本町3丁目1番1号 WAT
S Uビル西館4階 富士ゼロックス株式会
社内

Fターム(参考) 2C087 AA15 AC08 BA01 BA02 BA03
BA07 BC01 BD24 BD36 BD40
2C262 AB20 GA13 GA14 GA15
5C077 MP08 NP05 PP33 PQ22 RR21
TT02
5C078 AA09 CA31 CA35 DA01
5C079 HB03 LA02 LA27 MA02 NA11
PA03